

Hatice Gül SEZGİN-UGRANLI

Araştırma Görevlisi

Elektrik-Elektronik Mühendisliği Bölümü

Bartın Üniversitesi

Tel.: 0378 501 1000 (1711); E-posta: hgulsezgin@bartin.edu.tr

EĞİTİM BİLGİLERİ:

Doktora: (Devam Ediyor) Elektrik-Elektronik Mühendisliği, Fen Bilimleri Enstitüsü, İstanbul Üniversitesi, İstanbul, Türkiye.

Yüksek Lisans: (2014) Elektrik-Elektronik Mühendisliği, Fen Bilimleri Enstitüsü, İstanbul Üniversitesi, İstanbul, Türkiye.

Lisans: (2010) Elektrik-Elektronik Mühendisliği, Mühendislik Fakültesi, İstanbul Üniversitesi, İstanbul, Türkiye.

ÜNVAN:

2011-Devam Ediyor Araştırma Görevlisi Elektrik-Elektronik Mühendisliği, Bartın Üniversitesi, Bartın, Türkiye.

ONUR ve ÖDÜLLER:

-

YAYIMLANMIŞ KİTAPLAR ve KİTAPLARDA BÖLÜMLER:

-

PATENTLER:

-

YAYIMLANMIŞ MAKALELER (SCI indeks):

1. Sezgin-Ugranlı, H.G. and Özçelep, Y. (2018). "A New Approach for VDMOSFETs' Gate Oxide Degradation Based on Capacitance and Subthreshold Current Measurements Under Constant Electrical Stress", IEEE Transactions on Electron Devices 65(4): 1650-1652.
2. Sezgin-Ugranlı, H.G. and Özçelep, Y. (2018). "Investigation of VDMOSFET's switching power dissipation changes under constant electrical stress", Microelectronics Journal 78: 81-87.
3. Sezgin, H.G. and Özçelep, Y. (2015). "Characterization and modeling of power MOSFET switching times variations under constant electrical stress", Microelectronics Reliability 55(3-4): 492-497.

YAYIMLANMIŞ DİĞER ULUSLARARASI MAKALELER:

1. Sezgin-Ugranlı, H. G. and Yıldırım, M. and Kaçar, F. (2017). "Design of low power DTMOS based FCS and its notch filter application for ECG signals", International Journal of

Computational and Experimental Science and Engineering 3(1): 29-32.

2. Yıldırım, M. and Sezgin-Ugranlı, H. G. and Kaçar, F. (2016). " Low Voltage Low Power DTMOS CDTA Filter Design Using for Biomedical Signal Processing Applications", International Journal of Computational and Experimental Science and Engineering 2(2): 6-9.
3. Sezgin, H.G. and Özçelep, Y. (2016). "Modelling of degraded power MOSFET effects on inverter static parameters", Materials Today: Proceedings 3(5): 1283–1290.

YAYIMLANMIŞ ULUSAL MAKALELER:

-

YAYIMLANMIŞ KONFERANS MAKALELERİ:

1. Sezgin, H.G. ve Özçelep, Y. (27-29 Kasım 2014). "Güç MOSFET' lerinde Elektriksel Sabit Yorma Kaynaklı Kapasite Değişimlerinin Analog Uygulamalara Etkileri", Elektrik-Elektronik ve Bilgisayar Mühendisliği Sempozyumu (ELECO), Bursa, Türkiye.

ARAŞTIRMA PROJELERİ:

-